

채용공고 (병역특례-전문연구요원)

에티포스는 세계 최고의 5G NR V2X 기술을 간진 선도 기업으로서, Automotive SW Solutuon 및 SW Based 모뎀 칩 개발 사업을 진행 중입니다. 2023년 병역특례 (전문연구요원) 지정 연구소로 선정되어 글로벌 Top 연구개발인력과 함께 할 우수한 전문연구원을 찾고 있으니 많은 관심과 지원 부탁드립니다.

채용분야	자격요건	전문연구요원 모집 분야	담당업무	우대사항
전문연구요원	자격요건 ● 학력: 석사 이상 ● 경력: 무관 ● 성별: 남 ● 모집인원: 0명	Software Modem 개발 ● 네트워크 통신 프로토콜 개발 경험(WiFi, 4G/5G 등) ● C언어 필수 ● Linux 환경 개발 경험		● IEEE 3GPP 통신 표준 SW 개발 경험 ● Embedded Linux 개발 경험 ● RTOS SW 개발 경험
		ITS Protocol Stack 개발 * ITS : Intelligent Transportation System ● C언어 필수 ● Linux 환경 개발 경험		● 네트워크 통신 프로토콜 개발 경험(WiFi, 4G/5G 등) ● V2X 통신 / 서비스 연구 / 개발 경험 ● Embedded Linux 개발 경험
		ITS Service Application 개발 * ITS : Intelligent Transportation System ● C언어 필수 ● Linux 환경 개발 경험		● 네트워크 통신 프로토콜 개발 경험(WiFi, 4G/5G 등) ● V2X 통신 / 서비스 연구 / 개발 경험 ● Embedded Linux 개발 경험
	우대사항 ● 영어능통자 ● 해당직무 근무경험 ● 관련학과 전공자 ● 관련 자격증 보유자	BSP 개발 *BSP : Board Support Package ● BSP 개발 경험 ● Embedded Linux 개발 경험		● 네트워크 통신 프로토콜 개발 경험 (WiFi, 4G/5G 등)
		무선통신 알고리즘 개발 ● C언어 필수 ● 무선통신 물리계층 신호처리 알고리즘 개발 경험 ● 무선통신 베이스밴드 모뎀 설계 및 개발 경험 ● 셀룰러 이동통신 MAC 알고리즘 개발 경험		● LTE/NR 물리계층 분석 및 개발 경험 ● LTE/NR MAC 알고리즘 개발 경험 ● LTE/NR Layer-2 프로토콜 스택 분석 및 개발 경험 ● FPGA 개발 경험
		Hardware 개발 ● Hardware 회로 설계 (board) ● AP system board 설계 ● 개발 검증 ● 인증 시험		● Embedded Linux 사용가능 ● FPGA board 설계 경험 ● RF & Analog 설계 경험 ● 양산경험
		RF 회로 설계 ● RF 회로 설계 (PA, LNA, AD/DA, etc) ● Wi-Fi 또는 LTE RF 개발		● 통신 module 설계 경험 ● 3GPP Radio conformance test 경험 ● 양산 경험
	로직 (FPGA) 설계 ● Logic design with SystemVerilog or Verilog ● 무선통신 Physical layer 개발 경험 ● Xilinx Vivado 사용 경험		● ASIC design 경험 ● AXI를 사용한 bus 설계 경험 ● PCIe integration 경험	

회사 주소: 경기도 성남시 분당구 야탑3동 별말로50번길 41 투아이센터 4층 405호

전형절차

서류전형 > 1차면접 > 2차면접 > 채용검진 > 입사

처우 및 복리후생

- 주 5일 근무
- 4대보험 및 법정 퇴직금
- 본인 및 지정가족 건강검진 지원
- 기념일 지원(생일 등)
- 사내카페테리아 운영
- 여가생활지원
- 명절선물
- 여름휴가

지원방법

- 이력서는 자유양식
- 경험직무를 상세히 기술한 경력기술서 또는 포트폴리오 제출
- 접수 시 반드시 제목에 [분야 - 본인성명]으로 기재 바랍니다.

문의 및 지원서 접수처

hr@ettifos.com

